



单芯片**16**位/32位微控制器；带**ISP/IAP**的**8 kB/16 kB/32 kB** flash，快速端口和**10**位**ADC**

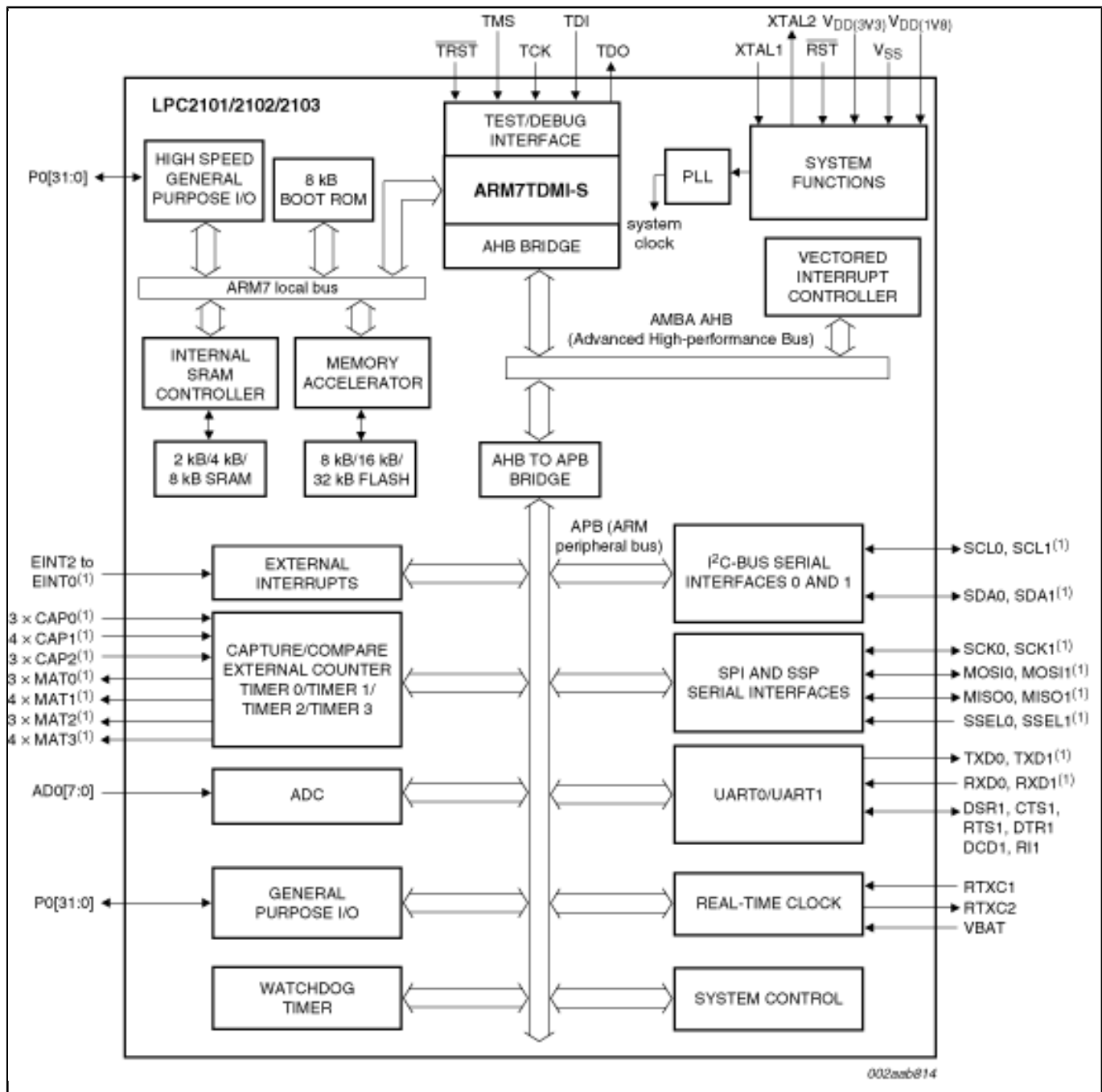
LPC2101FBD48

Last Updated: Apr 8, 2022

LPC2101/02/03微控制器基于**16**位/32位Arm7TDMI-S™，其实时仿真功能将该微控制器与**8** kB、**16** kB或**32** kB嵌入式高速闪存相结合。128位宽的存储器接口和独特的加速器架构能以最大时钟速率执行**32**位代码。对于中断服务程序和**DSP**算法中的关键性能，这样可以在**Thumb**模式的基础上增加高达**30%**的性能。对代码大小要求严格的应用程序，可选用的**16**位**Thumb**模式以最小的性能损失换取超过**30%**的代码压缩。

由于尺寸小，功耗低，对于小型化是一项关键要求的应用，LPC2101/02/03是理想之选。这些器件结合了串行通信接口（从多个**UART**、**SPI**到**SSP**和两个**I²C**总线）和**2** kB/**4** kB/**8** kB片上**SRAM**，非常适合于通信网关和协议转换器。优异的性能还使这些器件适合用作协处理器。多个**32**位和**16**位定时器、一个改进的**10**位**ADC**、通过所有定时器上的输出匹配的**PWM**功能、**32**个快速**GPIO**线，它们拥有多达**9**个边沿或电平触发的外部中断引脚，以上特性使得这些微控制器尤其适用于工业控制和医疗系统领域。

Block diagram: LPC2101FBD48, LPC2102FBD48, LPC2102FHN48, LPC2103FBD48, LPC2103FHN48 Block Diagram



View additional information for [单芯片16位/32位微控制器；带ISP/IAP的8 kB/16 kB/32 kB flash，快速端口和10位ADC.](#)

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.