



单芯片**16/32**位微控制器； **32/64/128/256/512** kB ISP/IAP flash，带**10**位**ADC**和**DAC**

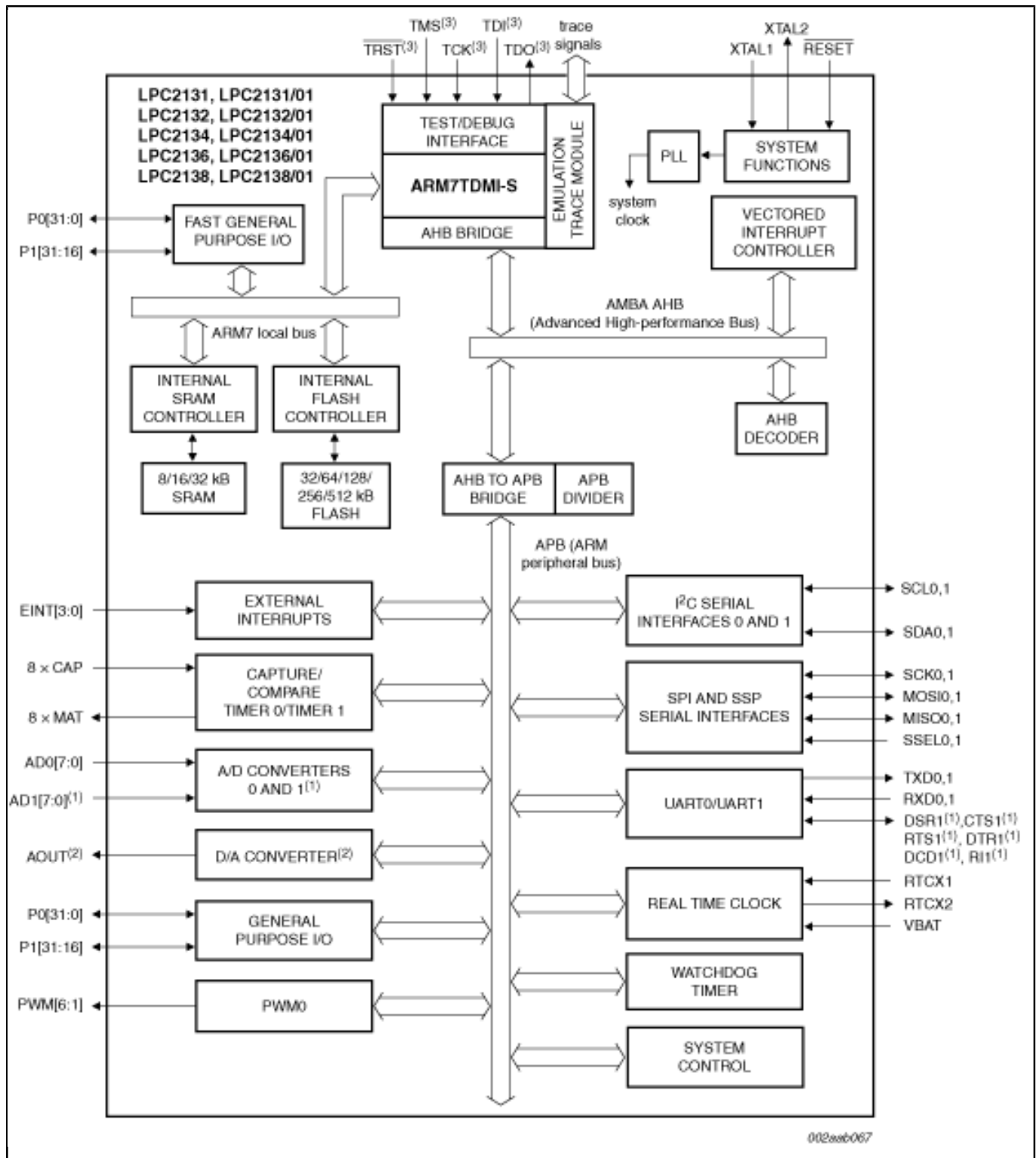
LPC2132FBD64

Last Updated: Apr 8, 2022

LPC2131/32/34/36/38微控制器基于**16**位/**32**位Arm7TDMI-S™CPU，支持实时仿真和嵌入式跟踪，将该微控制器与**32** kB、**64** kB、**128** kB、**256** kB和**512** kB的嵌入式高速Flash存储器相结合。**128**位存储器接口和独特的加速架构使得**32**位代码可在最高时钟速率下执行。对代码大小要求严格的应用程序，可选用的**16**位Thumb模式以最小的性能损失换取超过**30%**的代码压缩。

由于尺寸小，功耗低，对于小型化是一项关键要求的应用（如门禁控制和销售点），这些微控制器是理想之选。它们具有各种串行通信接口及**8** kB、**16** kB和**32** kB的片上SRAM选项，非常适合于通信网关和协议转换器、软调制解调器、语言识别和低端成像，提供大缓冲尺寸和高处理能力两大优势。多个**32**位定时器、单/双**10**位**8**通道ADC、**10**位DAC、PWM通道、**47**个GPIO线，它们拥有多达**9**个边沿或电平触发的外部中断引脚，以上特性使得这些微控制器尤其适用于工业控制和医疗系统领域。

Block diagram: LPC2131FBD64, LPC2132FBD64, LPC2132FHN64, LPC2134FBD64, LPC2136FBD64, LPC2138FBD64, LPC2138FHN64 Block Diagram



View additional information for [单芯片16/32位微控制器](#); [32/64/128/256/512 kB ISP/IAP flash](#), [带10位ADC和DAC](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.