



单芯片**16/32**位微控制器；**512 kB**闪存、以太网、CAN、ISP/IAP、USB **2.0**设备/主机/OTG、外部存储器接口

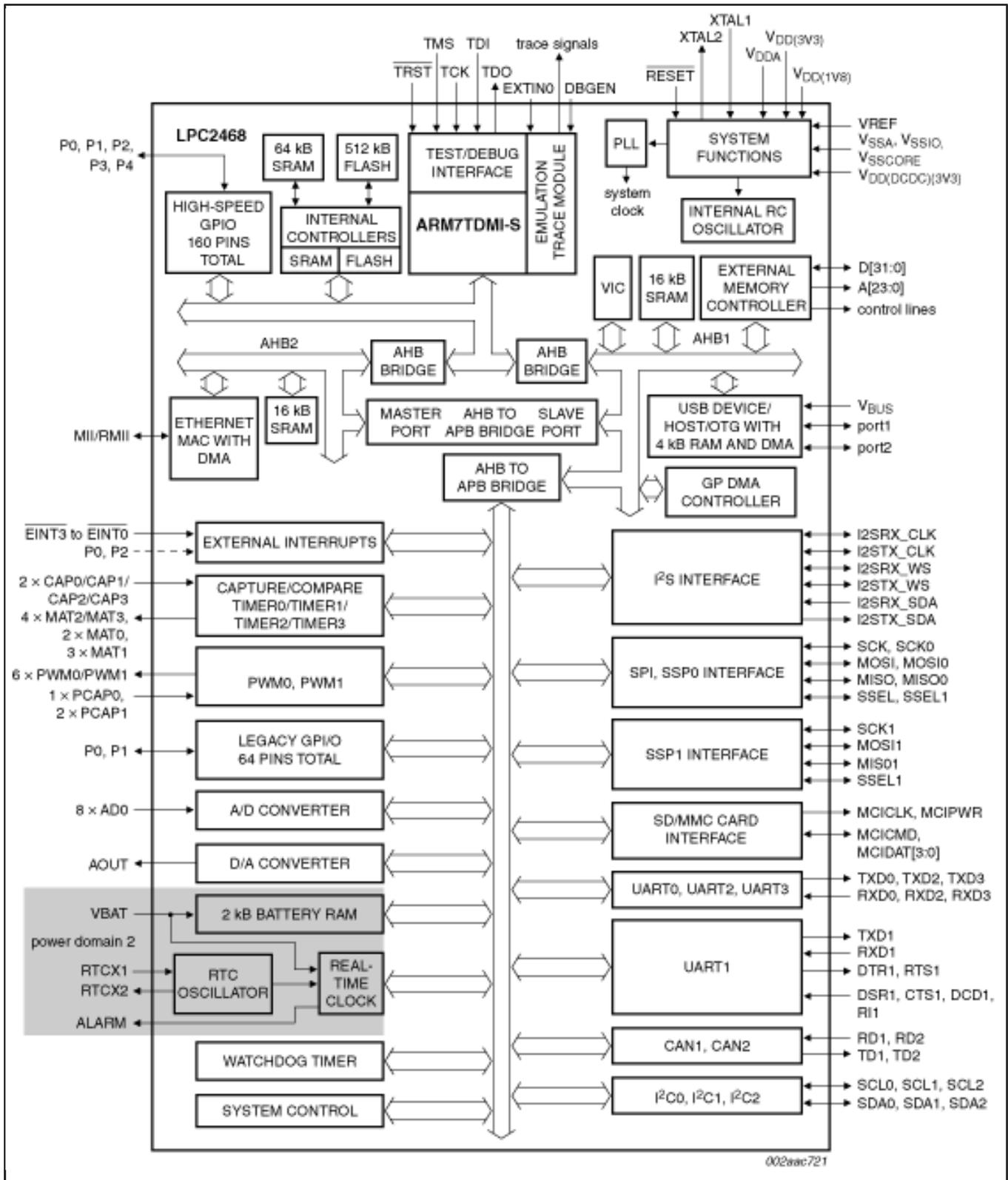
LPC2468FET208

Last Updated: Apr 8, 2022

恩智浦采用**16**位/**32**位**Arm7TDMI-S™** CPU内核设计**LPC2468**微控制器，搭载实时调试接口，同时包含**JTAG**和嵌入式跟踪。**LPC2468**拥有一个**512 kB**片上高速**Flash**存储器。该**Flash**存储器包括一个特殊的**128**位宽度存储接口和加速架构，使得**CPU**可以执行**Flash**存储器中的顺序指令，其系统时钟速率最高可达**72 MHz**。该功能仅在**LPC2000 Arm®**系列微控制器产品上提供。**LPC2468**可执行**32**位**Arm**和**16**位**Thumb**指令。支持两种指令集意味着工程师可以选择在子程序的水平上优化应用程序的性能或代码大小。当内核在**Thumb**状态下执行指令时，能够以很小的性能损失换取超过**30%**的代码压缩，而在**Arm**状态下执行指令时，则可最大限度地提高内核性能。

LPC2468微控制器是多用途通信应用的理想选择。它集成了**1**个**10/100M**以太网媒体访问控制器(MAC)、**1**个带**4 KB**端点**RAM**的**USB**全速设备/主机/OTG控制器、**4**个**UART**、**2**个控制器局域网(CAN)通道、**1**个**SPI**接口、**2**个同步串行端口(SSP)、**3**个**I²C**接口，以及**1**个**I²S**接口。这种串行通信接口的集合支持以下功能部件：一个片上**4 MHz**内部精密振荡器；总大小**98 KB**的**RAM**，包含**64 KB**本地**SRAM**、**16 KB**以太网**SRAM**、**16 KB**通用**DMA SRAM**和**2 kB**电池供电**SRAM**；以及一个外部存储器控制(EMC)。这些特性使得该器件最适用于通信网关和协议转换器。作为很多串行通信控制器，通用定时功能和存储功能的补充，它还拥有各种**32**位定时器、一个改进的**10**位**ADC**和**10**位**DAC**、**2**个**PWM**单元、**4**个外部中断引脚，以及多达**160**个通用**IO**线路。**LPC2468**将**64**个**GPIO**引脚与基于硬件的矢量中断控制器(VIC)连接，这意味着外部输入可以产生边沿触发的中断。所有这些特性使得**LPC2468**特别适用于工业控制和医疗系统应用。

Block diagram: LPC2468FBD208, LPC2468FET208 Block Diagram



View additional information for 单芯片16/32位微控制器; 512 kB闪存、以太网、CAN、ISP/IAP、USB 2.0设备/主机/OTG、外部存储器接口.

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.