QorIQ® P3041四核通信处理器

P3041

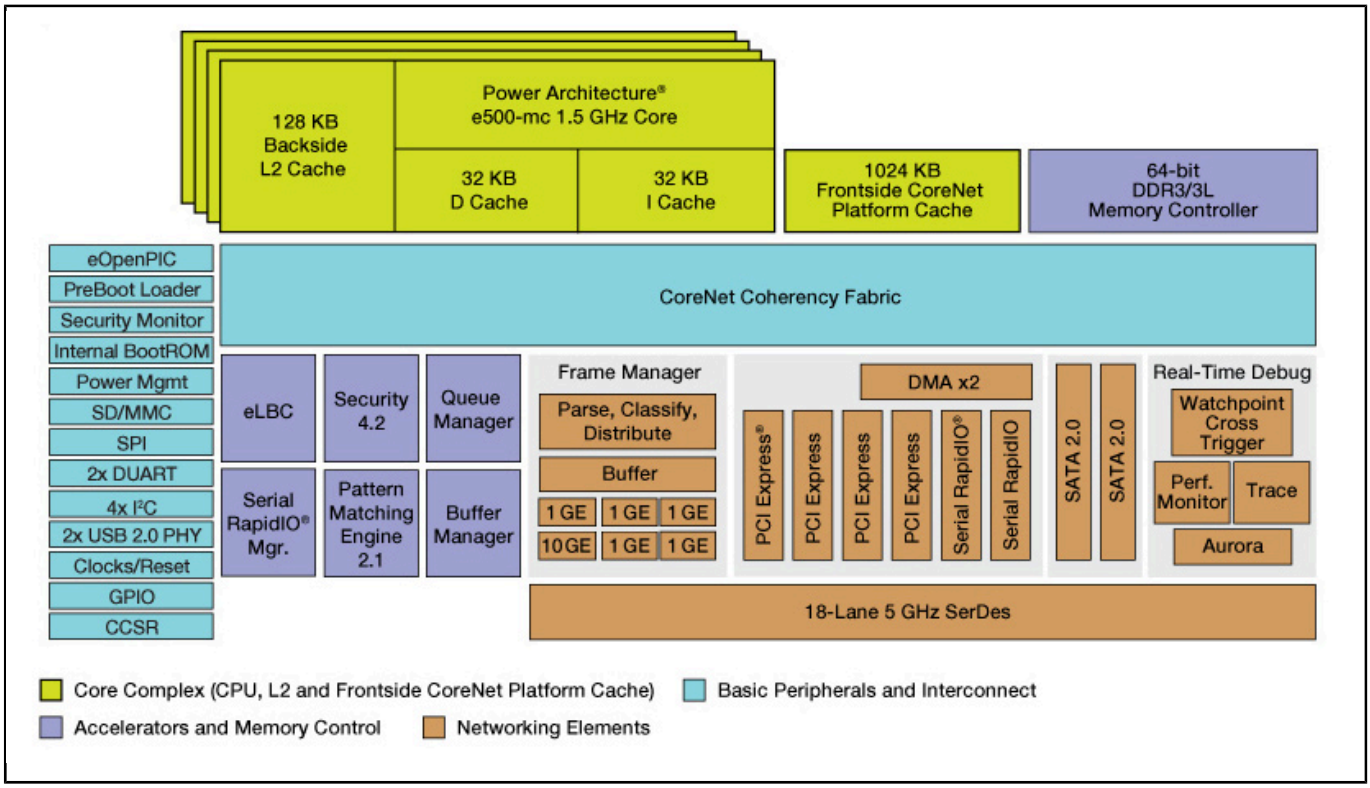
Last Updated: Oct 17, 2022

P3041设备“不建议用于新设计”，请使用替换系列Architecture (T208x)和Arm Architecture (LS1046, LS2080)。

QorIQ® P3041处理器是一款优化的四核设备，采用P4平台上领先的架构功能。它基于Power Architecture®技术，适用于大部分与P4平台处理器相同的应用，且提供更加高性价比的解决方案。

P3041具有P4平台的功能，例如可缩短延迟时间的三级缓存、支持可靠虚拟化的硬件管理程序、减轻内核处理数据包的负担的数据通路加速架构，以及消除内部瓶颈的CoreNet®交换结构等。这使P3041架构可与P4平台以及采用相同架构的P5平台兼容。P3041与P4040、P4080、P5010和P5020引脚兼容。

P3041 BDIMG Block Diagram



View additional information for QorIQ® P3041四核通信处理器.

Note: The information on this document is subject to change without notice.

www.nxp.com
NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.