LPC820：32ビットArm® Cortex®M0+ベースの低コストMCU

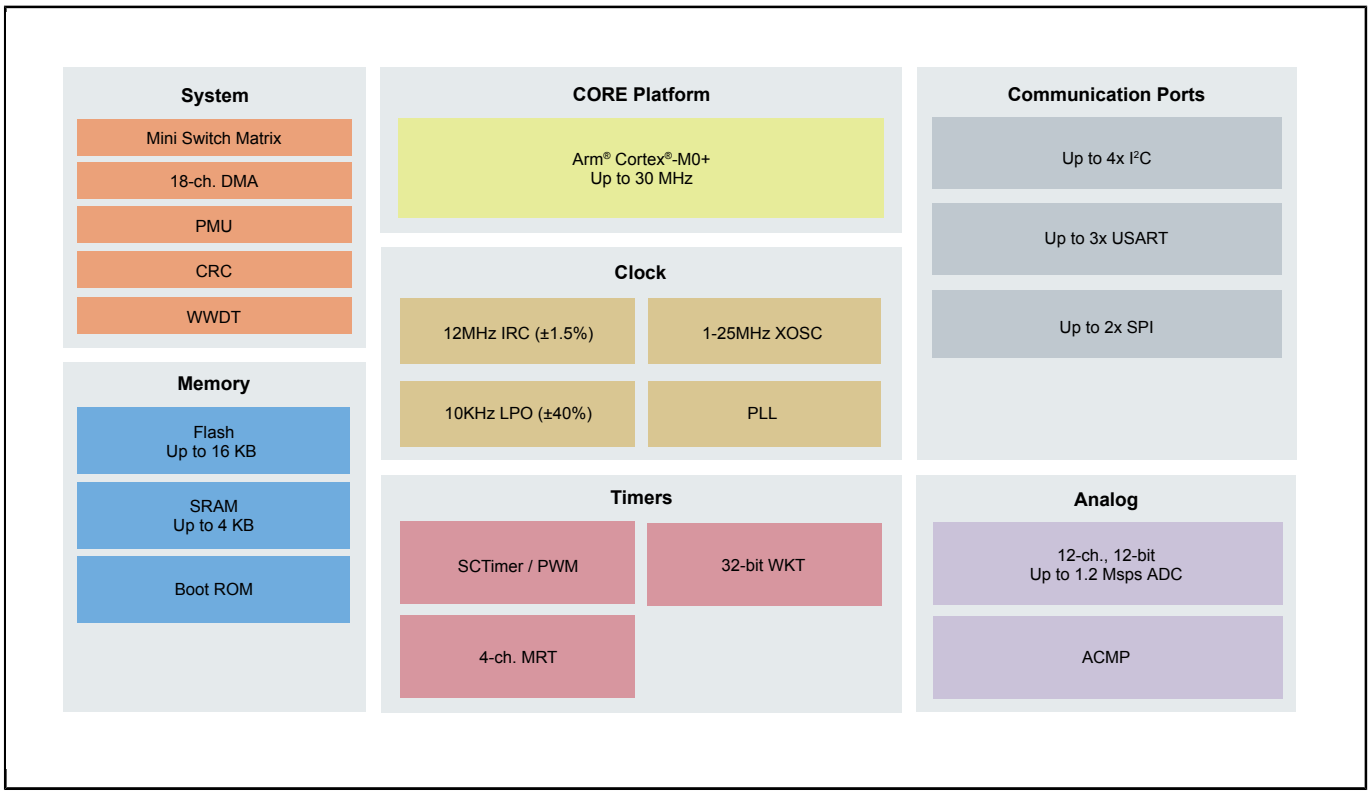
LPC82X

Last Updated: Sep 25, 2023

LPC82x MCUファミリは、LPC81x MCUファミリよりも高い集積度を実現しています。メモリが大容量化され、フラッシュとSRAMの最大容量が2倍になり、18チャネルDMAを搭載し、I2Cシリアル・インターフェースが増え、12ビットの1.2Msps ADCが追加されています。このファミリは、32ビット空間への移行を容易にする3つのセレクト・ペリフェラルを備えています。設計者はスイッチ・マトリックスを使用してピンを柔軟に割り当てることができ、プリント基板(PCB) 上のコンポーネントの配線を適切に簡素化できます。このファミリには、SCTimerを設定することでCPUの介入なしにさまざまなタイミングやPWM波形を生成できる機能もあります。シリアル通信の要件を簡素化するために、8本のピンでユーザーが設定できるブール演算から割込みを生成するようにパターン・マッチング・エンジンを設定することができます。LPC800シリーズでは、幅広いサブファミリやパッケージで重要なピン配置が共有されており、お客様はニーズの変化に合わせてパッケージやサブファミリを簡単に置き換えたり、拡張したりできます。

このデバイスは、Kinetis、LPC、i.MX RTマイクロコントローラ向けの無償ソフトウェア開発ツールを包括的にまとめてセットにした、NXPのMCUXpressoソフトウェアとツールによって完全にサポートされています。MCUXpressoのSDKには、Keil MDKおよびIAR EWARM向けのプロジェクト・ファイルも含まれています。

LPC82x MCU Block Diagram



View additional information for LPC820：32ビットArm® Cortex®M0+ベースの低コストMCU.

Note: The information on this document is subject to change without notice.

www.nxp.com
NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.