



数字信号控制器

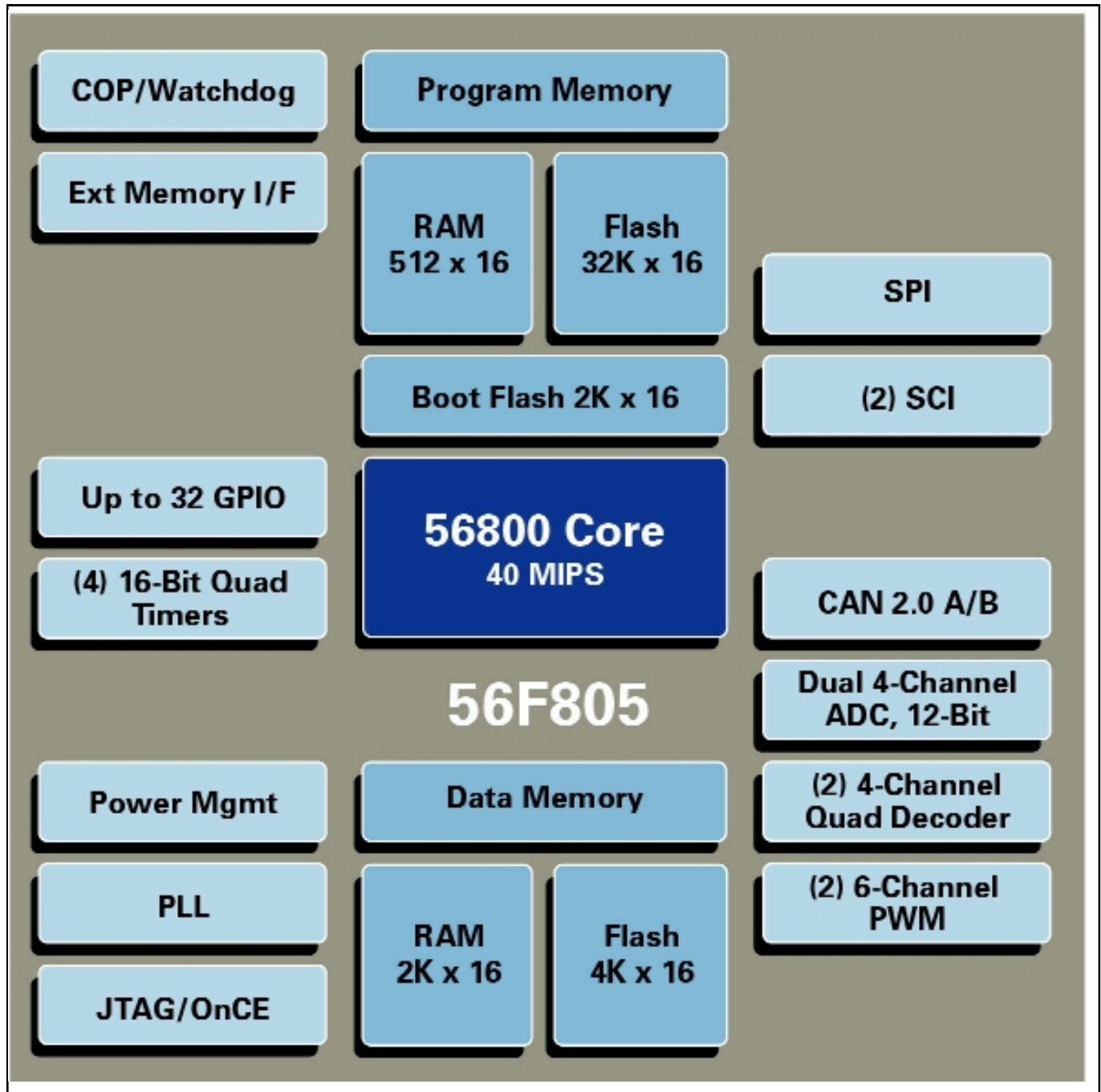
DSP56F805

Last Updated: Apr 9, 2022

56F805基于56800内核的数字信号控制器系列的成员，在单一芯片上同时具备数字信号处理器(DSP)处理能力和微控制器功能，并带有一组灵活的外围设备。这款芯片可为伺服和电机控制、电源转换器和变频器应用提供极为高性价比的解决方案。

56800内核基于哈佛架构，该架构由3个并行工作的执行单元组成，每个指令周期可实现6次运算。微处理器式编程模型与优化指令集可直接生成有效、紧凑的代码，适用于DSP和MCU应用。指令集还可以提高C语言编译器的效率，有助于加快优化控制应用的开发速度。

DSP56F805 Block Diagram Block Diagram



View additional information for [数字信号控制器](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.