



单芯片**16/32**位微控制器；**64/128/256** **kB ISP/IAP** flash，带**10**位**ADC**和**CAN**

LPC2109FBD64

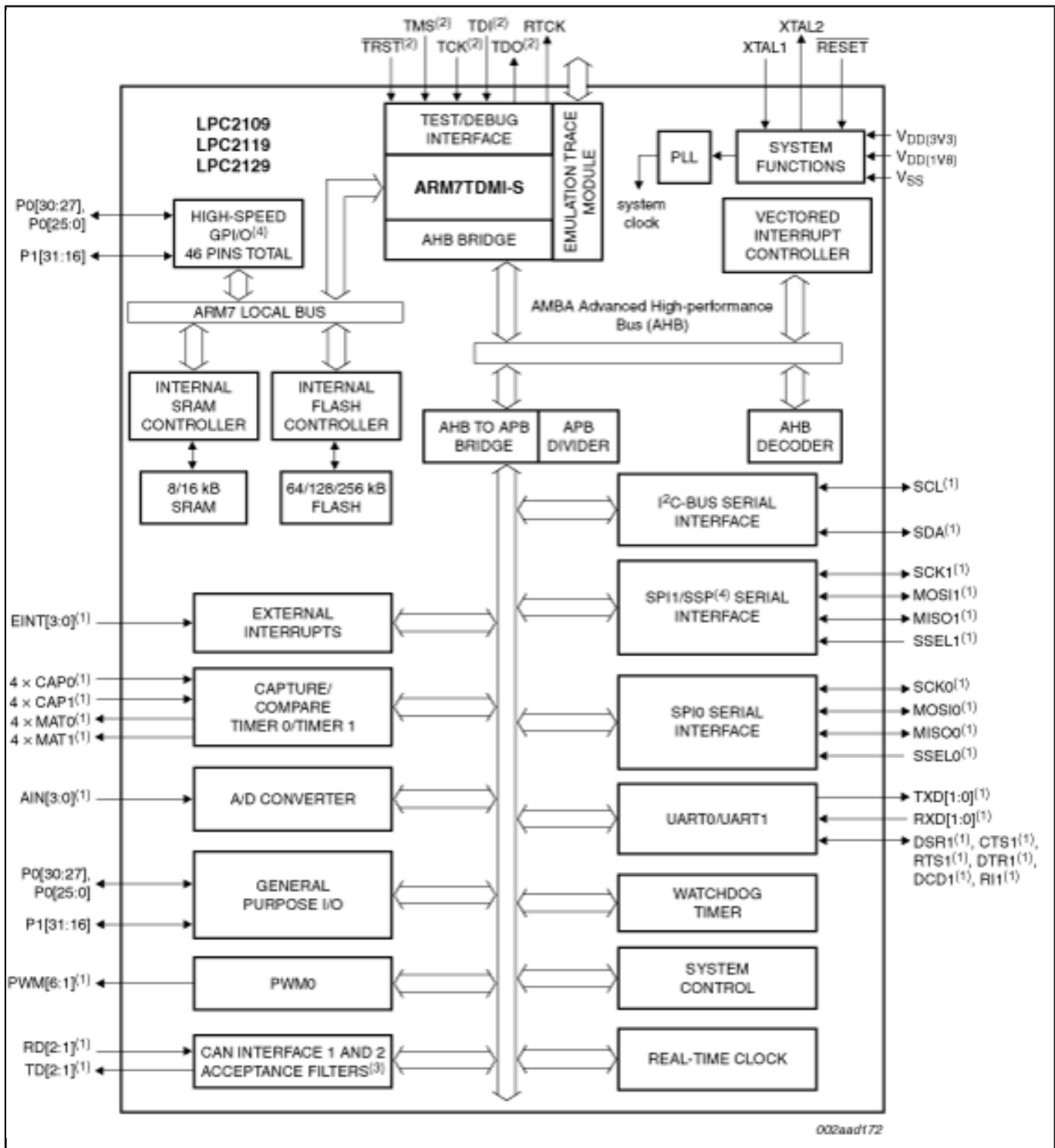
Last Updated: Apr 8, 2022

LPC2109/2119/2129基于**16**位/**32**位**Arm7TDMI-S™**CPU，支持实时仿真和嵌入式跟踪，并拥有**64/128/256** KB的嵌入式高速**Flash**存储器。**128**位存储器接口和独特的加速架构使得**32**位代码可在最高时钟速率下执行。对代码大小要求严格的应用程序，可选用的**16**位**Thumb**模式以最小的性能损失换取超过**30%**的代码缩减。

其**64**引脚的紧凑型封装，低功耗，多个**32**位定时器，**4**通道**10**位**ADC**，**2**个先进的**CAN**通道，**PWM**通道和**46**个快速**GPIO**线以及多达**9**个外部中断引脚，使得这些微控制器特别适用于汽车、工业控制、医疗系统以及容错维护总线类的应用。由于具备丰富的附加串行通信接口，它们也同样适用于通信网关、协议转换器以及其它许多通用应用。

注：在整个数据手册中，无论器件是否以/00或/01为后缀，LPC2109/2119/2129都将适用。只有在必需的情况下，才会使用/00或/01后缀来区分不同的器件。

Block diagram: LPC2109FBD64, LPC2119FBD64, LPC2129FBD64 Block Diagram



View additional information for [单芯片16/32位微控制器](#); [64/128/256 kB ISP/IAP flash](#), [带10位ADC和CAN](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.