



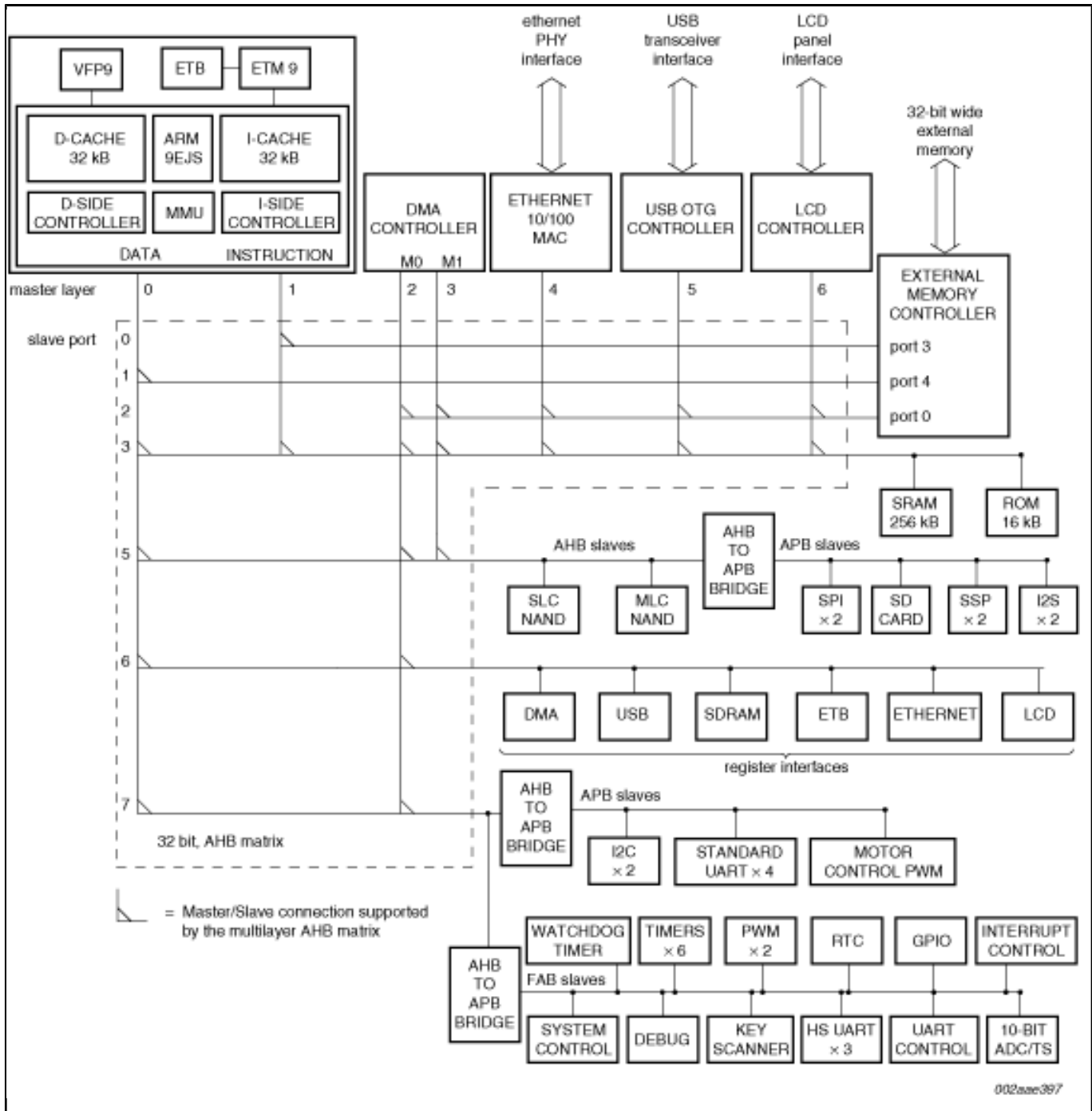
Arm926EJ-S™，具备**256 kB** SRAM，高速**USB** OTG，SD/MMC，NAND闪存控制器和以太网

LPC3240FET296

Last Updated: Apr 8, 2022

LPC3240的CPU工作频率最高可达**266 MHz**。恩智浦实施采用了一个ARM926EJ-S CPU 内核，具备Harvard架构，5级流水线和完整的存储器管理单元(MMU)。LPC3240还包含**256 kB**片上静态RAM，一个NAND闪存接口，一个以太网MAC，一个支持SDR和DDR SDRAM的外部总线接口，以及其它静态设备。另外，LPC3240包含一个**USB 2.0**全速接口，7个UART，2个I2C总线接口，2个SPI/SSP端口，2个I2S总线接口，2个单输出PWM，一个电机控制PWM，6个带捕获输入和比较输出的通用定时器，一个SD接口，以及一个带触摸屏检测选项的**10**位模拟-数字转换器(ADC)。

Block diagram: LPC3220FET296, LPC3230FET296, LPC3240FET296, LPC3250FET296 Block Diagram



View additional information for [Arm926EJ-S™](#), 具备256 kB SRAM, 高速USB OTG, SD/MMC, NAND闪存控制器和以太网.

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.