



# Layerscape LX2160A多核通信处理器

## LX2160A

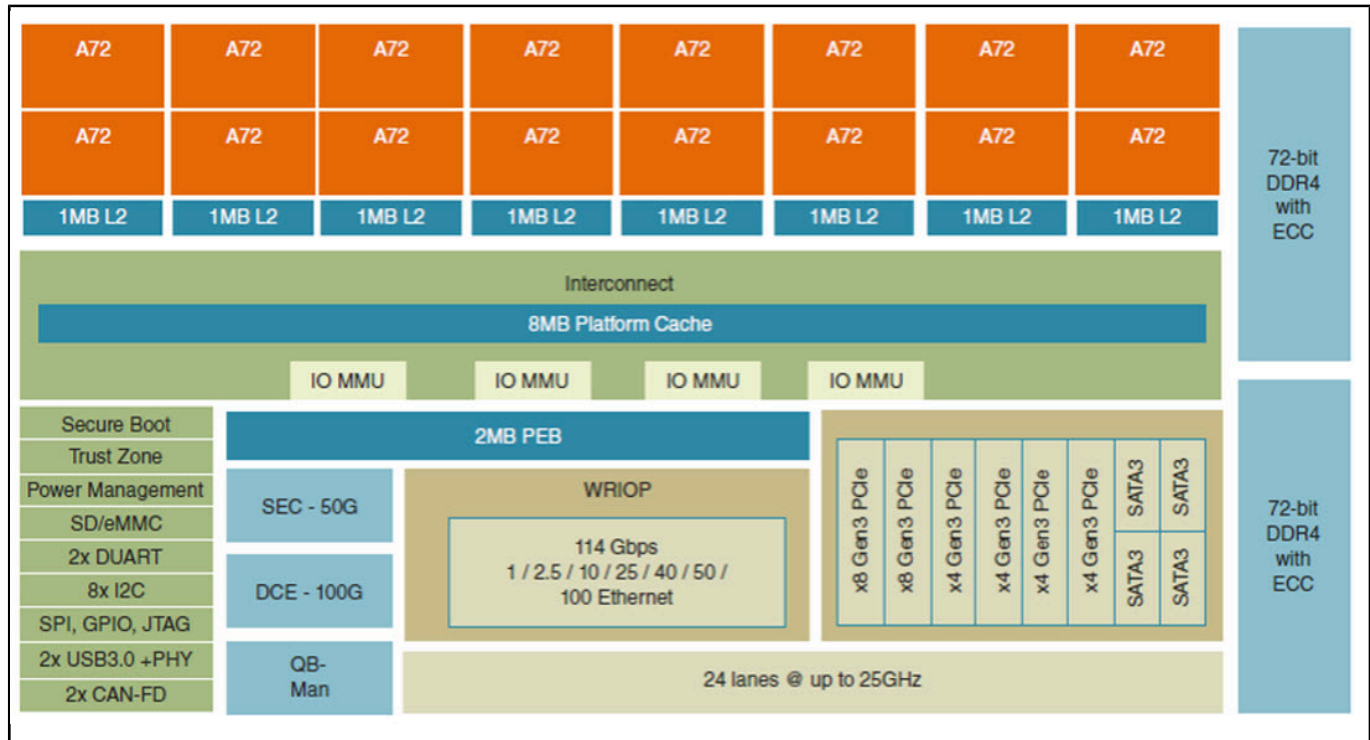
Last Updated: Jun 21, 2023

LX2160A多核通信处理器是Layerscape系列中性能最高的成员，它结合了低功耗的FinFET工艺技术、16个Arm® Cortex®-A72内核以及针对L2/3包处理、安全卸载、耐用的流量管理和服务质量优化的数据通路加速。

这款先进的16核64位Arm处理器非常适合5G数据包处理、网络功能虚拟化(NFV)、白盒交换、高处理工业计算机、机器学习和智能网络接口卡等应用。高度集成带来了显著的性能优势，例如100GbE、硬件L2交换、具有100Gbps解压/压缩和50Gbps SEC的DPAA2，以及多个PCIe Gen3.0和SATA控制器。

对于边缘计算，该处理器具有强大的数据包卸载功能和以太网控制器，可提供出色的计算性能。在一台设备中，您可以进行高端、高速通信，并使用低速外围设备(例如传感器)，并具有处理所有接收到的信息并对其采取行动的計算能力。

# Layerscape LX2160A Block Diagram Block Diagram



View additional information for [Layerscape LX2160A多核通信处理器](#).

Note: The information on this document is subject to change without notice.

## www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.